

T36-159874M/KOH
NGB.322



IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re patent application of

Ippei Fujimoto et al.

Serial No.: 10/695,453

Group Art Unit: 2811

Filing Date: October 29, 2003

Examiner: Unknown

For: ELECTRODE FOR p-TYPE GROUP III NITRIDE COMPOUND SEMICONDUCTOR
AND METHOD FOR PRODUCING THE SAME

Commissioner for Patents
P.O. Box 1450
Alexandria, VA 22313-1450

SUBMISSION OF PRIORITY DOCUMENT

Sir:

Submitted herewith is a certified copy of Japanese Application Number 2002-318469
filed on October 31, 2002, upon which application the claim for priority is based.
Acknowledgment of receipt is respectfully requested.

Respectfully submitted,

A handwritten signature in black ink, appearing to read "Sean McGinn".

Sean M. McGinn

Registration No. 34,386

Date: 3/9/04
McGinn & Gibb, PLLC
Intellectual Property Law
8321 Old Courthouse Road, Suite 200
Vienna, VA 22182-3817
(703) 761-4100
Customer No. 21254

日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日
Date of Application:

2002年10月31日

出 願 番 号
Application Number:

特願2002-318469

[ST.10/C]:

[JP2002-318469]

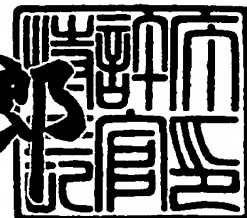
出 願 人
Applicant(s):

豊田合成株式会社

2003年 6月26日

特 許 庁 長 官
Commissioner,
Japan Patent Office

太田 信一郎



出証番号 出証特2003-3050686

【書類名】 特許願

【整理番号】 02P00579

【あて先】 特許庁長官 殿

【国際特許分類】 H01L 33/00
H01S 5/02

【発明者】

【住所又は居所】 京都府京都市左京区吉田下阿達町 3 1 - 7 6 メガロン
フィリア 2 0 5

【氏名】 藤本 一平

【発明者】

【住所又は居所】 京都府京都市左京区田中大久保町 5 5 - 1 リサイド S
3 0 2 号

【氏名】 関根 務

【発明者】

【住所又は居所】 京都府京都市左京区北白川久保田町 4 3 パレ北白川佐
わらび 4 0 1

【氏名】 守山 実希

【発明者】

【住所又は居所】 京都府京田辺市薪長尾谷 2 2 番地の 3 2

【氏名】 村上 正紀

【発明者】

【住所又は居所】 愛知県西春日井郡春日町大字落合字長畑 1 番地 豊田合
成株式会社内

【氏名】 柴田 直樹

【特許出願人】

【識別番号】 000241463

【住所又は居所】 愛知県西春日井郡春日町大字落合字長畑 1 番地

【氏名又は名称】 豊田合成株式会社

【代表者】 松浦 剛

【電話番号】 0587-34-3305

【手数料の表示】

【予納台帳番号】 043096

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 p 型III族窒化物系化合物半導体の電極およびその製造方法

【特許請求の範囲】

【請求項1】 少なくとも多結晶金属を含む膜からなる p 型III族窒化物系化合物半導体の電極。

【請求項2】 前記多結晶金属は結晶粒の結晶面が揃った繊維構造を有することを特徴とする請求項1に記載の p 型III族窒化物系化合物半導体の電極。

【請求項3】 前記多結晶金属は粗大結晶粒を有することを特徴とする請求項1及び請求項2に記載の p 型III族窒化物系化合物半導体の電極。

【請求項4】 p 型III族窒化物系化合物半導体を有する半導体素子の上に、前記半導体素子を加熱した状態で、少なくとも多結晶金属を含む膜を前記 p 型III族窒化物系化合物半導体上に形成することを特徴とする p 型III族窒化物系化合物半導体の電極の製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、p 型III族窒化物系化合物半導体に対し接触抵抗の小さな電極に関する。また、接触抵抗を低下させる電極の製造方法に関する。尚、III族窒化物系化合物半導体とは、例えば AlN 、 GaN 、 InN のような2元系、 $Al_xGa_{1-x}N$ 、 $Al_xIn_{1-x}N$ 、 $Ga_xIn_{1-x}N$ （いずれも $0 < x < 1$ ）のような3元系、 $Al_xGa_yIn_{1-x-y}N$ （ $0 < x < 1$ 、 $0 < y < 1$ 、 $0 < x + y < 1$ ）の4元系を包括した一般式 $Al_xGa_yIn_{1-x-y}N$ （ $0 \leq x \leq 1$ 、 $0 \leq y \leq 1$ 、 $0 \leq x + y \leq 1$ ）で表されるものが含まれる。

【0002】

【従来の技術】

III族窒化物系化合物半導体は、例えば発光素子とした場合、発光スペクトルが紫外から赤色の広範囲に渡る直接遷移型の半導体であり、発光ダイオード（LED）やレーザダイオード（LD）等に応用されている。また、そのバンドギャップが広いため、他の半導体を用いた素子よりも高温において安定した動作を期

待できることから、F E T等トランジスタへの応用も盛んに開発されている。また、ヒ素（A s）を主成分としていないことで、環境面からも様々な半導体素子一般への開発が期待されている。

【 0 0 0 3 】

従来、化合物半導体においては、その半導体表面に金属を形成しただけではオーミック接合が得られないので、化合物半導体上に金属膜を形成した後、熱処理（シンタリング）による合金化処理を行うことにより、金属を半導体内に拡散させてオーミック接合を得るようにしている。特に p 型 III 族窒化物系化合物半導体においては、電子線照射等の熱処理による低抵抗化処理を行っても、その抵抗率は n 型の III 族窒化物系化合物半導体の抵抗率に比べて高いため、例えば発光素子においては、p 型層内での横方向への電流の広がりほとんどなく、電極直下しか発光しない。そのため、ニッケル（N i）と金（A u）を各々数十 n m 積層させ、熱処理して形成した透光性とオーミック特性とを有した電流拡散電極が提案されている（例えば、特許文献 1 参照）。しかし、この場合においても、例えば p 型の窒化ガリウム（G a N）に対する N i と A u の電極の場合、その接触抵抗率 ρ_c は $7 \times 10^{-3} / \text{cm}^2$ と高いのが現状である。

【 0 0 0 4 】

ところで、前述のように化合物半導体においては、その半導体表面に金属を形成しただけではオーミック接合が得られず、単なる金属の付着は通常ショットキ性を帯びる。これは、図 1 のように化合物半導体と金属界面においてキャリアの移動を妨げるショットキバリア Φ_B ($\Phi_B = (X + E_g) - \Phi_m$) が形成されるためであると考えられている（例えば、非特許文献 1 参照）。

【 0 0 0 5 】

一方、化合物半導体表面には、酸化物やその他の付着物が存在しており、それらが化合物半導体／金属間の接触抵抗を増加させる要因にもなっているが、この問題については、例えば、薬液処理や不活性ガスによるスパッタリング処理が提案されている（例えば、特許文献 2 参照）。

【 0 0 0 6 】

【特許文献 1】

特開平特開平 6 - 3 1 4 8 2 2 号公報

【特許文献 2】

特開平特開平 8 - 2 6 4 4 7 8 号公報

【非特許文献 1】

今井哲二他著「化合物半導体デバイス [II]」工業調査会出版、p. 73
- 76

【0007】

【発明が解決しようとする課題】

前述のショットキバリア Φ_B の低下や p 型半導体と金属界面に形成される空乏層幅を減少させることが、化合物半導体／金属間の接触抵抗を低下させるのに不可欠であり、しいては、その後の熱処理によるオーミック接合形成の時の接触抵抗率を更に減少させることにつながるとされているが、化合物半導体／金属界面の実体や金属界面構造との関係などの本質的な問題は未だ詳しく知られていないのが実情であり、この本質的な問題の解決が急務とされていた。

【0008】

本発明者らは、化合物半導体（特に III 族窒化物系化合物半導体）／金属界面の実体や金属界面構造の関係という本質的な問題に関し、鋭意研究を進めた結果、半導体上に形成する金属膜の配向性に着目し、この金属膜の配向性とショットキバリアの高さ及び化合物半導体／金属間の電気特性を検討した結果、本発明に到達した。即ち、本発明は、上記の課題を解決するためになされたものであり、その目的は、p 型の III 族窒化物系化合物半導体に対し接触抵抗の小さな電極に関する。また、接触抵抗を低下させる電極の製造方法に関するものである。

【0009】

【課題を解決するための手段及び作用効果】

上記の課題を解決するために、請求項 1 によれば、少なくとも多結晶金属を含む膜を p 型 III 族窒化物系化合物半導体の電極とすることである。また、請求項 2 によれば、前記多結晶金属は結晶粒の結晶面が揃った繊維構造を有することを特徴とするものである。繊維構造を有することにより、結晶粒界密度が減少し、金属／半導体界面での欠陥量が減少するからである。更に請求項 3 によれば、前

記多結晶金属は粗大結晶粒を有することを特徴とするものである。そして、これらを実現する方法としては、請求項4によれば、p型III族窒化物系化合物半導体を有する半導体素子の上に、前記半導体素子を加熱した状態で、少なくとも多結晶金属を含む膜を前記p型III族窒化物系化合物半導体上に形成することを特徴とするものである。これらの方法によりp型III族窒化物系化合物半導体上に形成される金属膜は一定方向の配向性を有する単結晶を含むようになり、この単結晶の占有率が多くなるに従い、金属膜の配向性は強くなる。また、その多結晶は、結晶面が揃った繊維構造で、粗大粒を有することとなる。この結果、この金属の強い配向性により化合物半導体（特にIII族窒化物系化合物半導体）／金属間のショットキバリアの高さを低下させることができ、p型III族窒化物系化合物半導体／金属界面の接触抵抗値を大きく低下させることができるのである。

【0010】

【発明の実施の形態】

以下、本発明を具体的な実施例に基づいて説明する。金属電極の形成パターンは、フォトリソグラフィを用いた SiO_2 のMarlow-Das型パターン（中心点－円環状）を用いた（第2図）。ここで、円環の幅 d （ SiO_2 形成部）は4、8、16、24 μm である。III族窒化物系化合物半導体としては窒化ガリウム（ GaN ）を用い、A面を主面とするサファイア基板に、有機金属気相成長法（MOCVD法）を用いて、窒化アルミニウム（ AlN ）からなる低温堆積バッファ層を介して厚さ4 μm の GaN を形成し、その上にマグネシウム（ Mg ）をドーピングしてp型化した厚さ0.5 μm の GaN 層を形成した。このp型 GaN 層のホール濃度は $5 \times 10^{17} \text{ cm}^{-3}$ であった。なお、サファイア基板、 AlN 、 GaN 、p型 GaN からなる積層体を以後、「 GaN 」基板をいう。評価は、電流（ I ）－電圧（ V ）法による接触抵抗値 R_0 の測定と、XRDによる金属膜の構造解析により行った。

【0011】

蒸着装置のチャンバーに、塩酸によりp型 GaN 表面が洗浄された GaN 基板を載置した。次に、 GaN 基板温度を300℃に加熱し、電子ビーム蒸着法により、金属を50nm蒸着した。蒸着した金属は白金（ Pt ）とニッケル（ Ni ）

の 2 種類であった。なお、比較例として、G a N 基板温度を加熱せず、即ち、室温で同様な膜厚で形成したもの（比較例 1）、その後、窒素（N₂）雰囲気、3 0 0℃、3 0 分の熱処理したもの（比較例 2）を用意した。

【 0 0 1 2 】

X R D 測定結果を表 1、表 2 に示した。表 1 は P t、表 2 は N i の場合である。スペクトルは掲載しないが、P t および N i 共に（1 1 1）、（2 2 2）以外のピークは観測されなかった。表 1、表 2 から見られるように（1 1 1）の強度及び半値幅において、本実施例と比較例 1 および比較例 2 に大きな差が現れている。例えば、P t の場合において、G a N 基板の温度を 3 0 0℃で蒸着した場合（本実施例）の場合、（1 1 1）のピーク強度が 9 8 5 3 4 で、その半値幅が 0 . 4°であったのに対し、比較例 1（室温形成）では、各々、3 6 6 6、2 . 5°、比較例 2（室温形成→3 0 0℃熱処理）では、3 2 0 6 1、2 . 5°であり、同じ 3 0 0℃の熱を加える場合にも、形成時と形成後では大きな差となって現れる結果となった。N i の場合も同様であり、基板を加熱して形成することにより結晶の（1 1 1）配向が強くなっていること、即ち、単結晶の占有率が多くなったことがわかる。なお、P t、N i において、（1 1 1）配向性が強くなるのは、P t、N i が共に面心立方構造（f c c）のためと考えられる。ちなみに体心立方構造（b c c）の場合は、（1 0 0）配向性が強くなると予測される。

【 0 0 1 3 】

I - V 特性結果を図 3、図 4 に示した。図 3 は P t、図 4 は N i の場合である。図 3、図 4 から I - V 特性より求められる接触抵抗値 R₀ の値において、本実施例と比較例 1 および比較例 2 に大きな差が現れている。例えば、P t の場合において、G a N 基板の温度を 3 0 0℃で蒸着した場合（本実施例）の場合、その接触抵抗値 R₀ の値は $3.8 \times 10^4 \Omega$ であったのに対し、比較例 1（室温形成）では、 $8.5 \times 10^7 \Omega$ 、比較例 2（室温形成→3 0 0℃熱処理）では、 $3.3 \times 10^7 \Omega$ であった。N i の場合は G a N 基板の温度を 3 0 0℃で蒸着した場合（本実施例）の場合、その接触抵抗値 R₀ の値は $2.6 \times 10^4 \Omega$ であったのに対し、比較例 1（室温形成）では、 $1.6 \times 10^6 \Omega$ 、比較例 2（室温形成→3 0 0℃熱処理）では、 $1.9 \times 10^7 \Omega$ であり、P t と同様であった。基板を

加熱して形成することにより 2 ～ 3 桁接触抵抗値が低下し、電気的特性が大幅に改善されたことがわかる。

【 0 0 1 4 】

上記結果をもとに、(1 1 1) ピーク強度を横軸、接触抵抗値 R_0 の値を縦軸とした場合を図 5 に示した。なお、横軸の (1 1 1) 強度は強くなるに従い、膜の単結晶の占有率が多くなっていくことを示している。この図より、金属膜の単結晶の占有率と接触抵抗値 R_0 の値との間には相関性が認められることがわかり、金属の配向性の度合いにより電気的特性が変化し、特に f c c 構造を有する金属においては、(1 1 1) 配向性が強くなるほど金属と G a N 界面の接触抵抗値が大きく低下したことがわかる。

【 0 0 1 5 】

なお、上記の実施例では、p 型 III 族窒化物系化合物半導体として G a N を用いたが、その他の p 型 III 族窒化物系化合物半導体（例えば、A l G a N や G a I n N においても個々の値は異なるものの同様な結果が得られた。また、上記の実施例では、金属として P t と N i を用いたが、パラジウム (P d) 、クロム (C r) 、鉄 (F e) 等の遷移金属に関しても同様な効果を得ることができると予測される。更に、本発明における粗大粒の程度は、膜厚の 5 倍以上が望ましい。

【 0 0 1 6 】

形成時の基板加熱温度は 3 0 0 ° C で行ったが、2 0 0 ° C 以上で、半導体の分解温度及び金属の融点のどちらか低い温度以下が望ましい。この範囲内で本発明の顕著な効果を得ることができるからである。一方、金属膜形成方法としては、蒸着法を用いたが、スパッタリング法や、形成しようとする金属の融点まで瞬時に加熱する手段としてのレーザアニール法若しくはめっき法などの他の方法を用いることができる。

【図面の簡単な説明】

【図 1】

金属／半導体界面の電流輸送機構。

【図 2】

評価用の M a r l o w - D a s 型フォトリソグラフィパターン。

【図 3】

P t の場合の I - V 特性図。

【図 4】

N i の場合の I - V 特性図。

【図 5】

金属膜の (1 1 1) ピーク強度と接触抵抗値 R_0 の値の関係図。

【表 1】

P t の場合の X R D 評価結果。

【表 2】

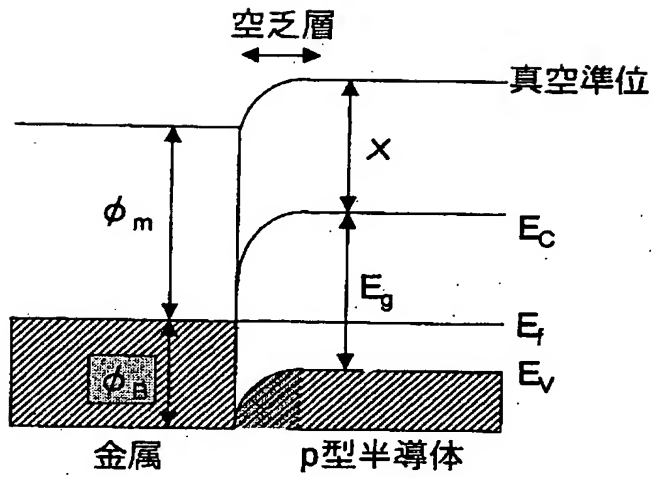
N i の場合の X R D 評価結果。

【符号の説明】

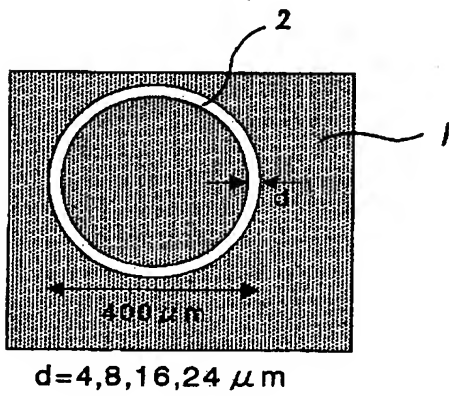
- 1 金属膜形成部
- 2 SiO_2 形成部

【書類名】 図面

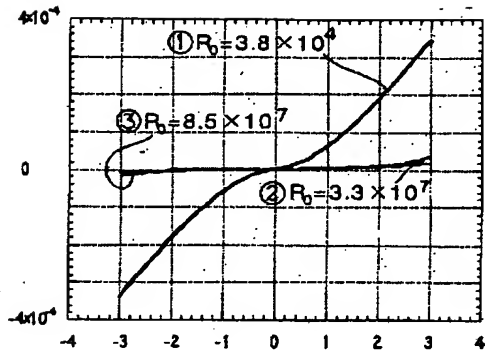
【図 1】



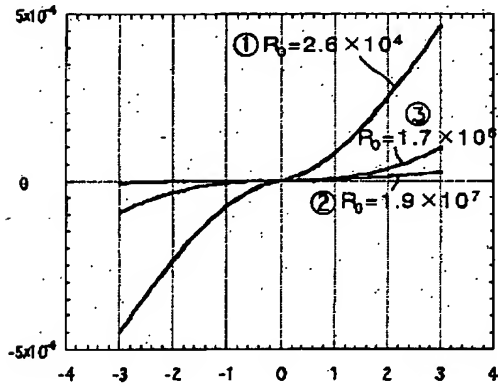
【図 2】



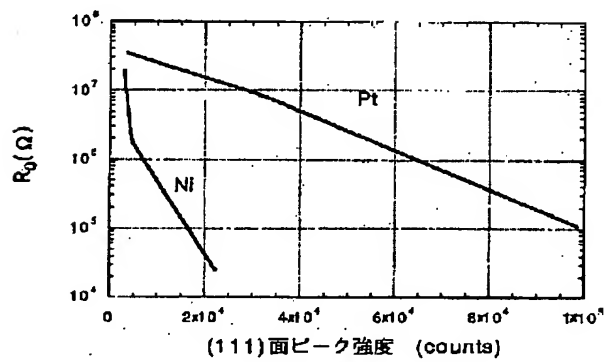
【図 3】



【図 4】



【図 5】



【表 1】

	Pt(111)強度	Pt(111)半値幅
本発明(基板加熱蒸着)	98534	0.4°
比較例1(室温蒸着)	3666	2.5°
比較例2(室温蒸着→加熱)	32081	2.2°

【表 2】

	Ni(111)強度	Ni(111)半値幅
本発明(基板加熱蒸着)	19998	0.5°
比較例1(室温蒸着)	3135	1.7°
比較例2(室温蒸着→加熱)	5473	1.1°

【書類名】 要約書

【要約】

【課題】 p 型 III 族窒化物系化合物半導体に対し、接触抵抗の小さな電極及び接触抵抗を低下させる電極の製造方法を提供する。

【解決手段】 サファイア基板上に AlN バッファ層を介して GaN 層及び Mg を添加した積層体（「GaN」基板をいう。）上に金属（Pt 及び Ni）電極 50 nm を、① GaN 基板温度を 300℃ に加熱した後に蒸着、② GaN 基板を室温にて蒸着した。また、③②を窒素雰囲気、300℃ で加熱した。①は②、③に比較して 2 ～ 3 桁接触抵抗が低くなり、電気的特性が大幅に改善された。

【選択図】 図 5

認定・付加情報

特許出願の番号	特願2002-318469
受付番号	50201652742
書類名	特許願
担当官	第五担当上席 0094
作成日	平成14年11月 1日

<認定情報・付加情報>

【提出日】 平成14年10月31日

出 願 人 履 歴 情 報

識別番号 [000241463]

1. 変更年月日 1990年 8月 9日

[変更理由] 新規登録

住 所 愛知県西春日井郡春日町大字落合字長畑1番地

氏 名 豊田合成株式会社